

# Introduction to Digital Design, Functional Verification and Physical Design in VLSI

Módulos	Ronda 1	Ronda 2
Fundamentals of microelectronics technology and fabrication	Del 20 - 27 de Julio de 2024	Del 31 de agosto - 7 de setiembre 2024
Digital design using Intel FPGA platforms	Del 3 - 17 de agosto 2024	Del 14 - 28 de setiembre de 2024
Embedded systems hardware design	Del 24 de agosto - 7 de setiembre de 2024	Del 5-19 de octubre de 2024
Logic Design Verification	Del 14 - 28 de setiembre de 2024	Del 26 de octubre - 9 de noviembre 2024
RTL to GDS Flows	Del 5-19 de octubre de 2024	Del 16 - 30 de noviembre de 2024



- Horario: Sábados de 9AM - 12 MD
- Todas las sesiones presenciales.

Sin costo de inscripción



- Dirigido a Estudiantes de los últimos 2 años de carrera: Ing. Electrónica / Ing. Eléctrica / Ing. en Computadores, Mecatrónica y recién graduados ( $\leq 1$  año).
- Cupo limitado : 30 participantes / ronda.

### Requisitos:



- Ver conocimientos previos / cursos aprobados en: formulario de inscripción.
- Llenar los datos del formulario y adjuntar registro de cursos del plan de estudios con promedio de calificaciones.



ENCARGADO:  
M.SC. ROBERTO MOLINA ROBLES  
RMOLINA@ITCR.AC.CR

GESTIÓN ADMINISTRATIVA:  
GRETTEL TREJOS SALAS  
GTREJOS@ITCR.AC.CR

